



DIGITAL VERIFICATION ENGINEER (m/f/d)

Inova Semiconductors wurde 1999 in München gegründet und ist ein Pionier auf dem Gebiet der Hochgeschwindigkeits-Datenübertragung und bahnbrechender Beleuchtungstechnologien für den Mobilitätssektor. Unser Unternehmen treibt Entwicklungen voran, die das Mögliche neu definieren. Unser cooles Team aus visionären Köpfen arbeitet unermüdlich an der Entwicklung von Halbleiterprodukten, die alle Erwartungen übertreffen. Dazu gehört eine innovative Produktpalette für heutige und zukünftige Infotainment- und ADAS-Systeme im automobilen Umfeld sowie für ambiente und dynamische Innenbeleuchtung.

Wir fördern Visionen, schätzen unkonventionelle Ideen und streben nach Exzellenz. Inova Semiconductors ist eine Gemeinschaft von Vordenkern, die mit Leidenschaft positive Veränderungen durch Innovation vorantreiben.

Sei dabei, wenn wir den nächsten Schritt in die mobile Zukunft entwickeln.

Was Sie erwartet:

- Verantwortlich für den Entwurf und der Implementierung von Testbenches für Module und Funktionsgruppen unserer neuen ADX Produkte mit modernen Hardwarebeschreibungssprachen wie SystemVerilog und SystemC
- Mitarbeit beim Entwurf und der Implementierung von SystemVerilog UVM und SystemC Testbenches für System-level Simulationen und Virtual Prototype Simulationen
- Integration von Referenz Modellen und VIP Modellen in Testbenches
- Verantwortlich für das Ausführen von Regressionssimulationen und der Auswertung von Simulationsergebnissen
- Mitarbeit beim Erstellen und Pflegen von Verifikationsplänen
- Enge Zusammenarbeit mit dem Designteam
- Unterstützung bei der Inbetriebnahme neuer Bausteine in unserer Laborumgebung

Was wir bieten:

- Eine umfangreiche Einarbeitung in unsere Technologien und Produkte
- Regelmäßige Weiterbildungsangebote sind selbstverständlich
- Flache Hierarchien mit schnellen Entscheidungsprozessen
- Förderung von eigenen Ideen und eine unbürokratische Umsetzung
- Familiäres Umfeld
- Ein hochmotiviertes Team, das sich auf jeden neuen engagierten Mitarbeiter freut
- Sie arbeiten aus unseren Büroräumen in München, die Möglichkeit für Homeoffice besteht
- Ein attraktives Festgehalt sowie 30 Tage Urlaub sind selbstverständlich
- Betriebliche Altersvorsorge sowie die Möglichkeit des Fahrrad-Leasing
- Unser Team freut sich auf Sie als neuen Mitspieler/in im firmeninternen Freizeit-Fußballtreff oder auch zum Bouldern
- Corporate benefits

Was Sie mitbringen:

- Sie haben ein abgeschlossenes Studium der Elektrotechnik/Informatik oder einer vergleichbaren Fachrichtung
- Mindestens 3 Jahre Erfahrung in der digitalen Verifikation (SystemVerilog / SystemC / UVM)
- Erfahrung im digitalen Design sind von Vorteil
- Erfahrung in der constrained random und Assertion basierten Verifikation
- Erfahrung in objektorientierter Programmierung mit C++ sind wünschenswert
- Kenntnisse über gängige Videoschnittstellen wie LVDS, HDMI, DSI, CSI oder DisplayPort sind von Vorteil, ebenso wie Datenschnittstellen wie PCI und AXI
- Gute analytische Fähigkeiten
- Sie haben solide Linux-Kenntnisse und Erfahrungen in Skriptsprachen (z. B. Python)
- Teamorientierte Arbeitsweise
- Sie haben gute Kommunikationsfähigkeiten in Englisch und Deutsch

Lust auf mehr?

Dann bewerben Sie sich noch heute. Wir freuen uns sehr auf Ihre Bewerbung und würden uns freuen sie bald in unserem Team begrüßen zu dürfen.

KONTAKT

Inova Semiconductors GmbH
Human Resources
Grafinger Str. 26
D-81671 München
Phone: +49-89-457475-60
Fax: +49-89-457475-88
hr@inova-semiconductors.de
www.inova-semiconductors.de

